Zwischenfrequenz

Hardware:

- TBD

Der AD8306 besitzt eine hohe Dynamik, die es ermöglicht ein Feed-Forward-AGC-Konzept zu verwirklichen. Über den Bereich -67dBm bis +13dBm ist die Ausgangsspannung linear. Die Ausgabespannung ist im Bereich 0.6V bis 2.2V zu erwarten. Diese Spannung wird geglättet und digitalisiert, um dann in einem Mikroprozessor zur Regelspannung verarbeitet werden zu können - diese wird über einen PWM-DAC ausgegeben.

Der Prozessor erlaubt die flexible Anpassung der Regelungsparameter und der Kennlinie an neue Anforderungen. Der VGA danach erwartet eine Spannung zwischen 0V und 1.5V um eine Verstärkung zwischen 0 dB und 50 dB einzustellen.

Problemstellung: Wie findet die Ankopplung der Bake auf ZF-Frequenz auf die ZF statt?

From:
https://loetlabor-jena.de/ - **Lötlabor Jena**

Permanent link:
https://loetlabor-jena.de/doku.php?id=projekte:lintrans:if:start&rev=1427726167

Last update: **2015/03/30 14:36**