

Hier findet die Informationssuche zum Thema Bastelhistorie statt - was haben wir wann gemacht, um das eventuell irgendwann mal verkaufen zu können.

- Mitte 2009 erstes 8051 Board
- ??? Kreuzzisch mit Joystick-Steuerung und High-End-HIBS-Interface
- November 2009 - Ansteuerung 4×8 LED-Matrix mit 8051 (Stefan)
- ??? Snake auf 8051 (Sebastian)
- ??? Routerbot
- ??? - Beginn Gebastel mit MSP430
- ??? - Fertigstellung Benzinger
- ??? - Beginn Gebastel mit FPGA (Sebastian)
- ??? - Beginn Gebastel mit STM32F4
- Frühjahr 2013 - ADAT-Implementierung auf FPGA (Sebastian)
- Juni 2013 - STM Defined Radio
- Juni 2013 - Ansteuerung SPI Accelerometer mit FPGA (Stefan)
- Oktober 2013 - Implementierung FIR-Filter auf STM32F4
- Dezember 2013 - SDR im FPGA (DDC, CIC, FM Demod)

From:

<https://loetlabor-jena.de/> - **Lötlabor Jena**

Permanent link:

<https://loetlabor-jena.de/doku.php?id=projekte:bastelhistorie:start&rev=1389637320>

Last update: **2014/01/13 18:22**

