

Hier findet die Informationssuche zum Thema Bastelhistorie statt - was haben wir wann gemacht, um das eventuell irgendwann mal verkaufen zu können.

- Mai 2009 erstes 8051 Board
- Juni 2009 Kreutztisch mit Joystick-Steuerung und High-End-HIBS-Interface
- Juli 2009 Snake auf 8051 (Sebastian)
- November 2009 - Ansteuerung 4×8 LED-Matrix mit 8051 (Stefan)
- Juni 2010 - Routerbot
- August 2010 - DMX
- ??? - Beginn Gebastel mit MSP430
- ??? - Beginn Gebastel mit FPGA (Sebastian)
- ??? - VGA-Oszi mit FPGA
- August 2011 - Beginn Entwicklung PortableRelais
- August 2012 - Fertigstellung Benzinger
- Dezember 2012 - TinyPlayer
- ??? - Beginn Gebastel mit STM32F4
- Frühjahr 2013 - ADAT-Implementierung auf FPGA (Sebastian)
- Juni 2013 - STM Defined Radio
- Juni 2013 - Ansteuerung SPI Accelerometer mit FPGA (Stefan)
- Oktober 2013 - Implementierung FIR-Filter auf STM32F4
- Dezember 2013 - SDR im FPGA (DDC, CIC, FM Demod)
- Januar 2013 - FM-Demodulation im FPGA

From:

<https://loetlabor-jena.de/> - **Lötlabor Jena**

Permanent link:

<https://loetlabor-jena.de/doku.php?id=projekte:bastelhistorie:start&rev=1389638664>

Last update: **2014/01/13 18:44**

